

Sistemas de ensayo de simulación HIL

Desarrollo de sistemas de ensayo Hardware in the Loop (HIL)



Applus+ desarrolla y fabrica sistemas Hardware in the Loop (HIL) para llevar a cabo ensayos virtuales de unidades de control electrónicas.

- Simulación del rango completo de señales dinámicas
- Sistemas de software y hardware modulares escalables y reconfigurables
- Inserción de fallos y secuenciación de ensayos automáticos
- Soluciones basadas en tecnología con sistemas de tiempo real